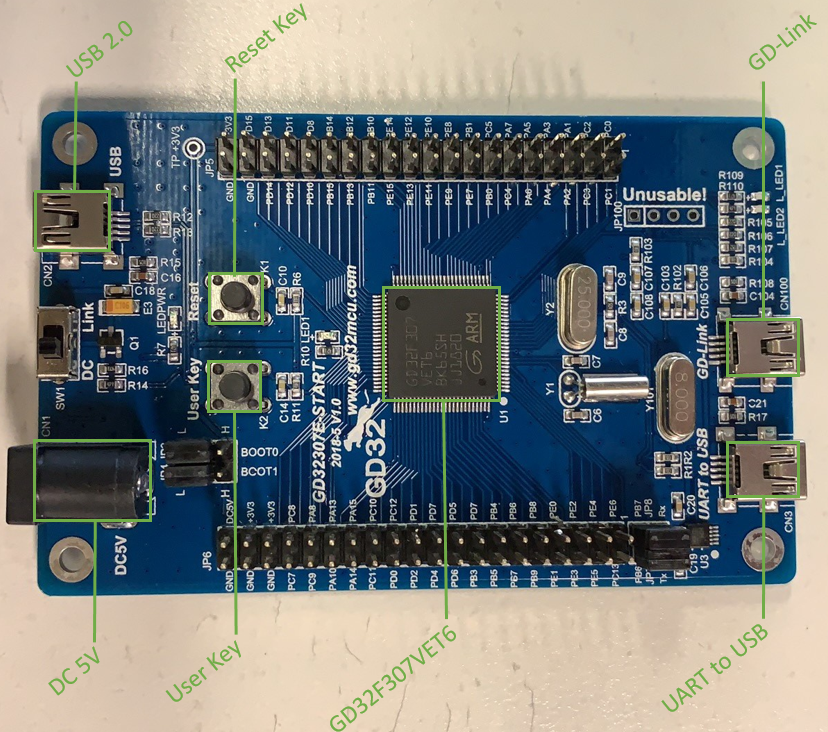
**2020第十五届研电赛兆易创新命题硬件板卡介绍（可申请）**

1. **GD32F307E-START开发板介绍：**

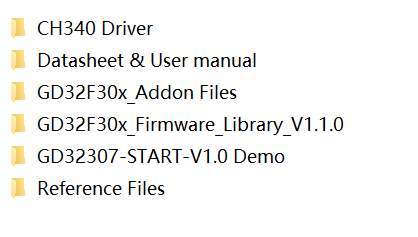
2019年“兆易创新杯”第十四届中国研究生电子设计竞赛现已全面开启，作为本届研电赛的总冠名商，兆易创新专门为本届赛事设计出专用的开发套件供各参赛选手免费申请使用。

下面让我们看下这块极具特色的GD32F307E-START板，GD32F307E-START板采用基于cortex-m4内核的MCU-GD32F307VET6



|  |  |
| --- | --- |
| **GD32F307E-START板基本硬件参数** | |
| CPU及Flash特性 | 高达120MHz主频  高达512K Flash  高达96K SRAM |
| 片内外设特性 | 高达2个12位ADC；  高达2个12位DAC；  高达4个通用16位定时器，2个基本定时器和2个增强型定时器；  高达3个SPI、2个I2C、5个USART/UART、2个I2S、2个CAN、1个全速USBFS |
| 板子特性 | 采用5V电源  板载GD Link仿真器，可通过USB连接线进行下载和仿真  板载串口转USB，可通过USB连接线实现串口功能  板载USB2.0FS  高达80个pin脚 |

GD32F307E-START板提供了丰富的配套开发套件，包括固件库和各模块配套例程，用户手册，datasheet和板子原理图等，如下图所示

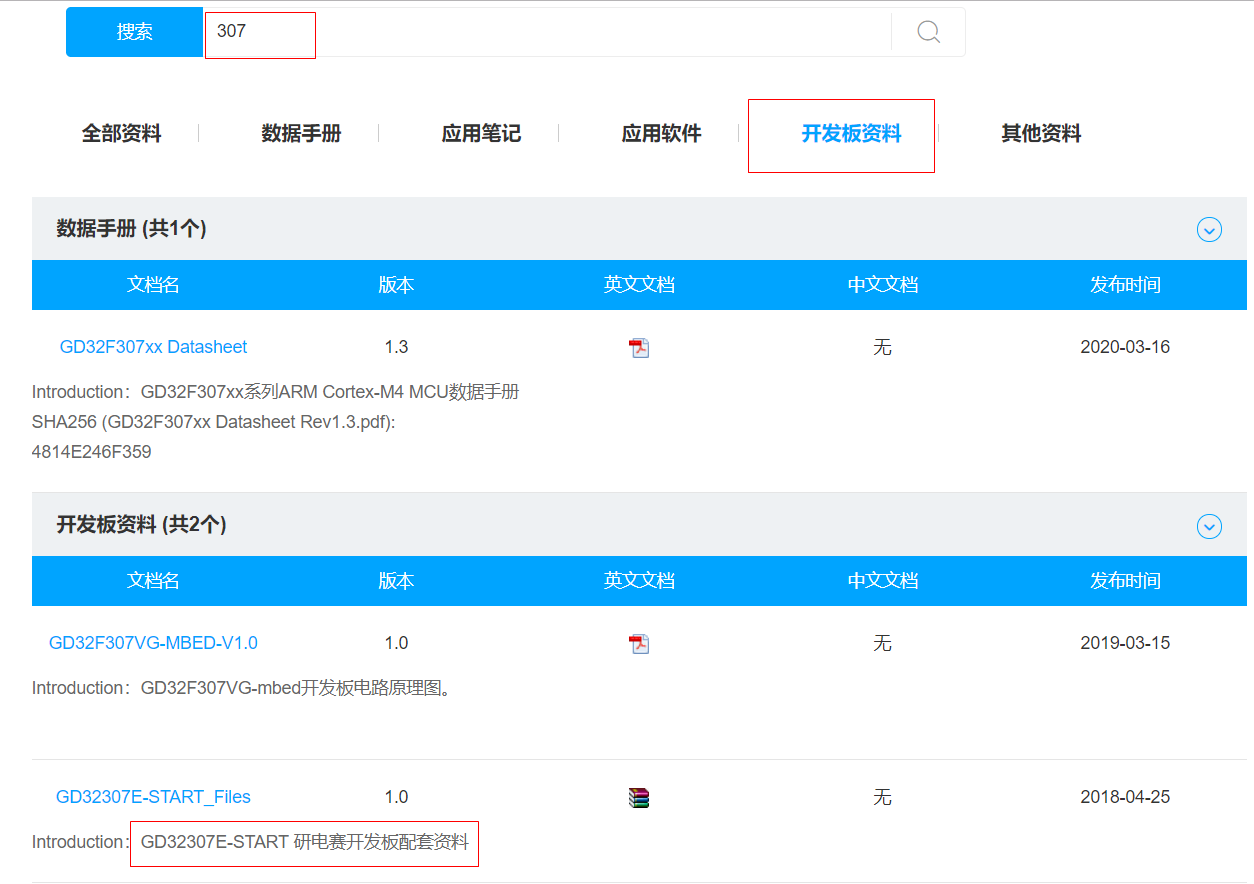


1、开发套件可通过以下网址进行免费下载

<http://gd32mcu.21ic.com/documents/index/classify_id/8>

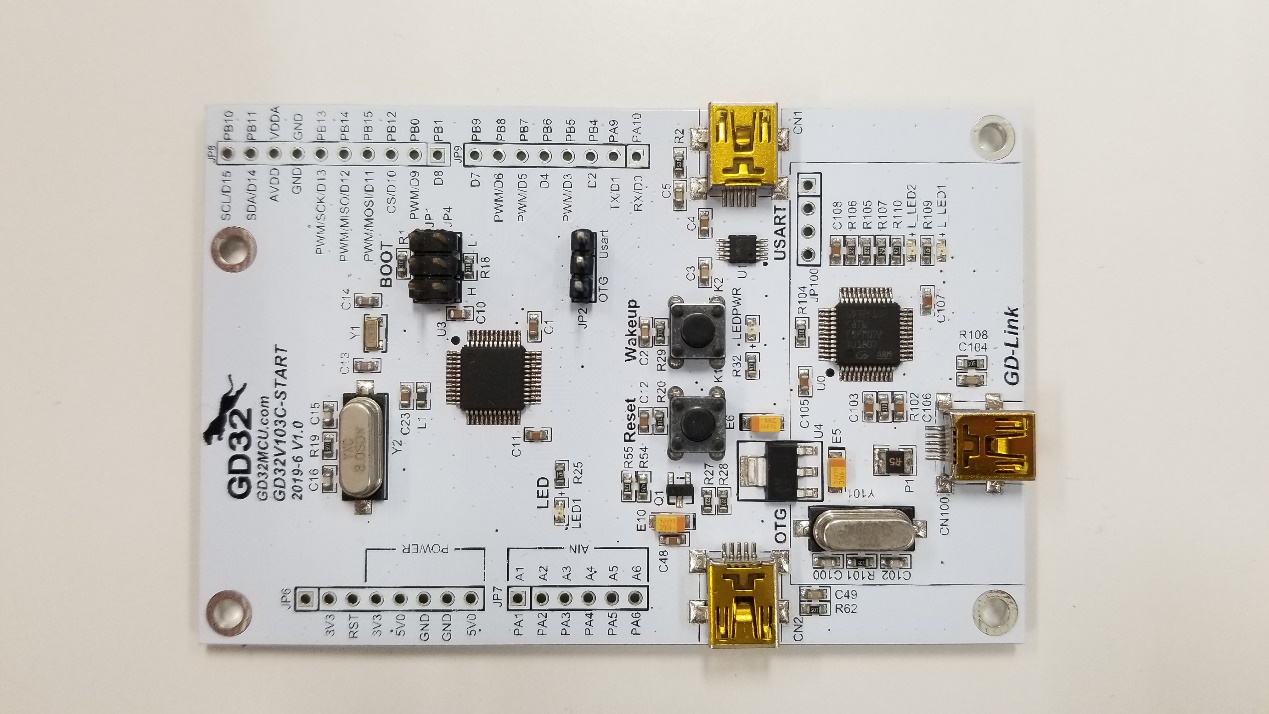
2、GD32F307E-START开发板介绍：

<https://mp.weixin.qq.com/s/X6E9qCtXEkTFE4OOQLRVGA>



**二、GD32VF103C-START开发板介绍：**

GD32VF103C-START 开发板采用 GD32VF103CBT6 作为主控制器，我们于2019年8月推出了全球首颗基于开源指令集架构RISC-V的32位通用MCU产品-GD32VF103系列。为GD32 MCU家族基于RISC-V内核的首个产品系列， 全新的GD32VF103系列RISC-V MCU面向主流型开发需求，以均衡的处理效能和系统资源为RISC-V进入市场主流应用提供了高性价比的创新之选。GD32VF103系列完整保持了与现有产品在软件开发和引脚封装方面的兼容性。这种前所未有的创新性设计在GD32的Arm®内核产品与RISC-V内核产品之间搭建起快速通道，将跨越处理器内核的产品选型和设计切换变得灵活自如，从而更易于实现代码移植并缩短开发周期。全面适用于工业控制、消费电子、新兴IOT、边缘计算、人工智能及垂直行业的深嵌入式市场应用。



|  |  |
| --- | --- |
| GD32VF103C-START板基本硬件参数 | |
| CPU及Flash特性 | 高达108MHz主频  高达128K Flash  高达32K SRAM |
| 片内外设特性 | 高达2个12位ADC；  高达2个12位DAC；  高达4个通用16位定时器，2个基本定时器和1个增强型定时器；  高达3个SPI、2个I2C、3个USART、2个I2S、2个CAN、1个全速USBFS |
| 板子特性 | 采用Mini USB提供5V电源  板载GD Link仿真器，可通过USB连接线进行下载和仿真  板载串口转USB，可通过USB连接线实现串口功能  板载USB2.0FS  高达48个pin脚 |



资料下载地址：<http://www.gd32mcu.com/cn/download>

三、GD32 MCU最新产品家族：



